# K<sup>o</sup>TO実験における Charged Vetoのための MPPC読み出し回路の開発 京大理. KEKA 内藤大地, 笹尾登, 野村正A, 南條創, 森井秀樹, 塩見公志,河崎直樹,増田孝彦,前田陽祐,高橋剛

and K<sup>0</sup>TO collaboration



## contents

- ・K<sup>0</sup>TO実験の概要
- ・Charged Veto(CV)の概要
- ・MPPC ganging readoutで起きる現象
- ・CVプロトタイプの性能評価
- summary



- K<sup>o</sup>TO実験の概要 ~物理的動機~
- ・ $K_L \rightarrow \pi^0 \nu \nu \pi^0$ 構成で、 本の
- ・KEK PSで行われたE391a実験のアップグレード実験
- ・J-Parc 50GeV PS を用いて2011開始
- ・Br(π<sup>0</sup>ν *v*)∝ η<sup>2</sup>, 理論的不定性が非常に小さい

→CKMの精密検証

- → Brの予言値からのずれが新物理に直結
- Br≒2.5x10<sup>-11</sup>,反応に関わる粒子
   が中性粒子
   →実験的困難



K<sup>o</sup>TO実験の概要 ~実験原理~

- ・ $\pi^{0}$ は生成した瞬間2 $\gamma$ に崩壊する →終状態は2 $\gamma$ が観測できるだけ
  - γはCslカロリメータで位置とエネルギーを測定
  - ・崩壊領域を全立体角Vetoで覆う



## CVの概要 ~位置と役割~



・K<sub>L</sub>→e<sup>+/-</sup> $\pi^{-/+}\nu$ によって生じる荷電粒子のVeto

この内CVで一番重要な役割は $\pi^+\pi^-\pi^0$ を良いefficiencyで Vetoすること(10<sup>-4</sup> inefficiency) **K<sup>0</sup>TO Experiment** 

Search for  $K^0 \rightarrow \pi^0 \nu \overline{\nu}$ 

CVの概要~CVへの要求, 閾値と時間分解能~ ・ $\pi^+\pi^-\pi^0$ を良いefficiencyでVetoするためには 1. 閾値100 keVを要求  $\rightarrow \pi^{-}$ は荷電交換反応( $\pi^{-}P \rightarrow \pi^{0}n$ )を起こすため。 荷電交換反応が起こる前にvetoする必要がある。 2.3ns以下の時間分解能 →本実験ではCslに2 $\gamma$ がhitしCVで閾値を超えた粒子が 入射した場合にある時間だけvetoがonになる。  $\rightarrow Cslc2\gammahitがある時のCV上での\pi+\pi-のTOFの$ 広がり分vetoしなけばならない。 →detectorの時間分解能が悪いとTOFが広がり vetoしなければならない時間が増える。 Experiment →signal loss 5%以下 Search for  $K^0 \rightarrow \pi^0 \nu \overline{\nu}$ 

CVの概要 ~CVへの要求, 閾値と時間分解能~ ・ $\pi^+\pi^-\pi^0$ を良いefficiencyでVetoするためには 1. 閾値100 keVを要求  $\rightarrow \pi^{-}$ は荷電交換反応( $\pi^{-}P \rightarrow \pi^{0}n$ )を起こすため。 プラスチックシンチレータを 2.3夏夜坂ファイバー+MPPC---で読み出すことで達成させる

> 広がり分vetoしなけばならない。 →detectorの時間分解能が悪いとTOFが広がり vetoしなければならない時間が増える。 →signal loss 5%以下 K<sup>0</sup>TO Experiment Search for K<sup>0</sup>→ π<sup>0</sup>ν ⊽

CVの概要 ~design~





・シンチレータに波長変換ファイバーを埋め込み MPPCで読み出す(受光面1.3x1.3mm角使用) ・正八角形、厚さ3mmのシンチレータの2層構造 ・一つはCslに直付け、もう一つは25cm上流 ・MPPCは8個をgang (並列に並べて一つの信号として読み出す) MPPCの信号はAMPで50倍に増幅 ・読み出しにはFADCを用いる MPPCの数は全部で約1400個 ch数は176 この検出器の特色: MPPCをgangして読み出すこと

**K<sup>0</sup>TO** Experiment

Search for  $K^0 \rightarrow \pi^0 \nu \overline{\nu}$ 

## 今回の発表の流れ

1.MPPCをgangした時の特徴
・pulse shape(波形が伸びる)
・波形が伸びるメカニズム
2.CVプロトタイプを作成し性能評価
・時間分解能の測定



## gang時のセットアップ





## pulse 測定セットアップ

- ・測定にはピクセルサイズ50µm,受光面1.3mmのMPPCを使用
- ・MPPCはbreakdown voltage±50mV, gain±3%で一致して いるものを使用
- ・測定はダークカウントノイズの影響を減らすためO°Cで行う (測定する波形にaccidentalに別の波形が被らないように)
- ・キャリブレーションを事前に行いΔV=1.0で測定
- ・波形データはオシロスコープで取得
- ・AMPの入力インピーダンスは50Ω



## 測定結果



Search for  $K^0 \rightarrow \pi^0 \nu \overline{\nu}$ 

MPPC8個gangの1p.e.波形(20ns/div)

- 現象の理解 ・multi-pixelモデル(アヴァランシェを起こしていない pixelを考慮に入れる)ならば説明可能。
- ・このモデルを解析的に解くと立ち下がりの時定数は T = (N-n) x C x {RL + R / (N-n)} + n x C x RL =N x C x RL + R x C



立ち下がりの時定数は全ピクセル数 に比例し(gangするとMPPCの実効 的なピクセル数が増えたるめ,gang する数に比例する), ロード抵抗にも 比例する。

O Experiment

Search for  $K^0 \rightarrow \pi^0 \nu \overline{\nu}$ 

R:1pixel当たりのクエンチング抵抗 比例 C:1pixel当たりの静電容量 n:アヴァランシェを起こしているpixelの数 N:全pixelの数



波形が伸びる影響

シンチレータからの光を波長変換ファイバー(Y11)で読み 出した場合,ファイバーの発光の時間構造とMPPCの波形 のconvolutionが出力波形として観測される。





出力波形 ∝ exp(-t/T<sub>Y11</sub>)-exp(-t/T<sub>MPPC</sub>) T<sub>Y11</sub>:Y11の発光の時定数 T<sub>MPPC</sub>:MPPCの掃き出しの時定数 MPPCの波形が伸びるとこの効果 による立ち上がりのなまり方が大 きくなってしまう 立ち上がりがなまると時間分解能が でないかも →<u>実際にプロトタイプを制作し性能評価</u> **K**<sup>0</sup>TO Experiment Search for  $K^0 \rightarrow \pi^0 \nu \overline{\nu}$ 

プロトタイプの性能テスト ・厚さ3mmのシンチレータに*φ*1mmのY11を埋め込む(8本)

- ・キモトのレフトホワイトGR25DM(反射材)で包む
- ・ファイバーの両端はMPPCで読み出した後ギャング
- ・信号は周波数特性250MHzのPMT AMPで増幅
- ・timing counterの信号をトリガーにしてオシロスコープ <u>を使ってリモートでデータ取得(5GHz sample)</u>



## 測定結果1~8個gangと単体の波形比較~



-380

-360

-340

トリガーとの時間差 [ns]

400

測定はAMPやケーブルの影響を取り除くた めMPPCで読み出した直後にオシロスコー プ(周波数特性1GHz)で波形を取得

8個gangで立ち上がり16ns MPPC単体で立ち上がり10ns

予想通り時定数が長い方が より立ち上がりがなまる 時間分解能はでるのか?

 $\rightarrow$ Next page



Search for  $K^0 \rightarrow \pi^0 \nu \overline{\nu}$ 

## 測定結果2~8個gang時の時間分解能~



## 左側読み出し

## 右側読み出し

**D** Experiment

Search for  $K^0 \rightarrow \pi^0 \nu \overline{\nu}$ 

・閾値100keVで~1.2nsの時間分解能を達成。
 →時間分解能の要求(<3ns)を満たすことを証明</li>

### summary

- ・MPPC ganging readoutの特徴についての研究
  - ・gangすると波形が伸びる
  - ・立ち下がりの時定数はgangするMPPCの数に比例する →multi-pixelモデルを考えれば説明できる
- ・シンチ+波長変換ファイバー読み出し応用時の影響を評価
  - ・時定数が伸びると立ち上がりがなまる効果が増大
  - ・プロトタイプでの性能評価
    - ・~閾値100keVで1.2nsの時間分解能達成。時間分解能 3ns以下というCVでの要求を達成。

**K<sup>0</sup>TO** Experiment

Search for  $K^0 \rightarrow \pi^0 \nu \overline{\nu}$ 

## prospect

- ・受光面3mm角MPPCの使用を検討 (3mm角 vs 1.3mm角8個gang)
  - ・メリット
    - ・コストが現在の半分
    - ・ファイバー1本に対する受光面積を広く取れる
       →光量の増大
  - ・デメリット
    - ・dark countノイズが大きい。(8個gangの1.5倍程度)

**K**<sup>o</sup>TO Experiment

Search for  $K^0 \rightarrow \pi^0 \nu \overline{\nu}$ 

・intrinsicに時定数が長い
 →我々の実験では許容範囲

# ぼっくあっぷ



gang時に波形が伸びる効果を打ち消す方法 ・トランジスタを用いたヘッドアンプを各MPPCに接続して isolate した後にgangする。







MPPC単体波形(今回制作したAMP) 右上:今回開発したAMPでMPPC4個を読み出した 場合 右下:PMT AMPでMPPC4個gangを読み出した場合 ※MPPC単体の波形は制作したAMPとPMT AMPで 変化なし

## 波形が伸びる効果を抑制する ことに成功!!



## モデルの検証 波形がpixel数に依存するなら受光面1.3mmに対し、3mm角 でも波形が伸びるはず





Search for  $K^0 \rightarrow \pi^0 \nu \overline{\nu}$ 

1.3mm角単体時定数~20ns
 3mm角単体時定数~32ns
 1.3mm角は静電容量はキャリブレーションから116fF,
 115fFであった。もしクエンチング抵抗が等しいとする
 とmulti-pixel modelで説明できる <u>K<sup>0</sup>TO Experiment</u>

## 時間分解能解析方法1 1.波形データからMIPピークでの波高をもとめ, エネルギー

に焼き直す。



各波形からとったピークの分布を ランダウでfit



シミュレーションを行い, 波形データ と比較しkeV当たりの波高に換算する

**K<sup>0</sup>TO** Experiment

Search for  $K^0 \rightarrow \pi^0 \nu \overline{\nu}$ 

ビームテストではノイズの問題で絶対的な光量は測定 でき無かった

## 時間分解能解析方法2

 ・各エネルギーthresholdでの時間分解能を計算
 (それぞれの波形においてあるthresholdを超えた点と その前の点で直線補完してthresholdとの交点の時間の分布を見た)
 ・交点の分布をfitして時間分解能とした





# 3mm角 vs 1.3mm角 8 個gang dark count noise(ΔV =1.2 ± 0.05)



3mm角 赤から順に20°C, 15°C, 10°C, 5°C, 0°Cを示す。 ノイズは1.3mm角8個ギャングの約 1.5倍 **K<sup>0</sup>TO Experiment** Search for K<sup>0</sup>→π<sup>0</sup>ν ⊽

## 3mm角 vs 1.3mm角 8 個gang ~accidental lossの計算~ ・全channelのorで考える loss = dark count rate x time window x # of ch





1.3mm角x8

**K<sup>0</sup>TO** Experiment

Search for  $K^0 \rightarrow \pi^0 \nu \overline{\nu}$ 

3mm角