



# Phase-0 SectorLogic の検証

---

隅田 土詞

2012年8月23日

Kyoto ATLAS group meeting



# 新 SL の検証

- 目的

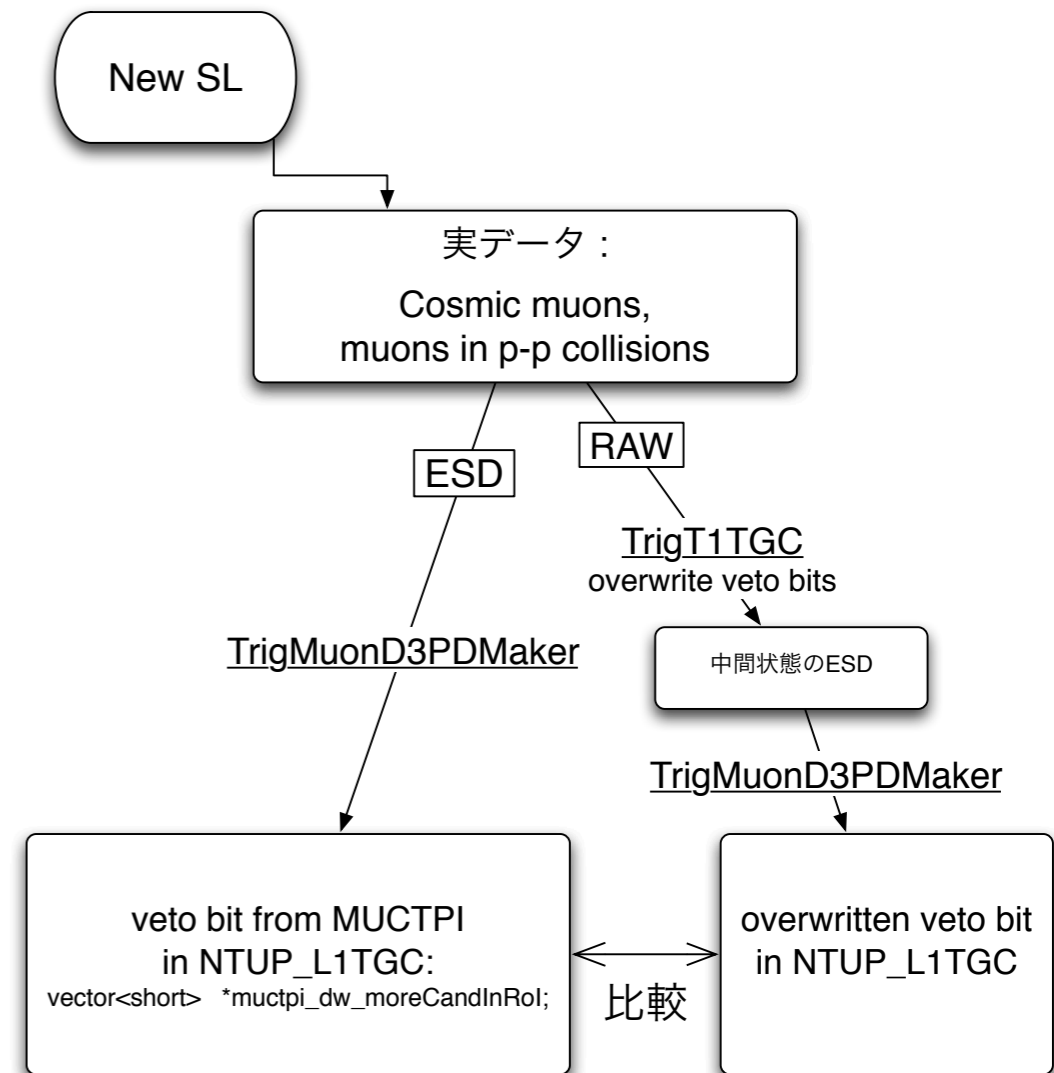
- 9/17 からの TS で入れる新らしい test logic で、正しく veto bit が立っているか check する

- 基本 method

- TrigT1TGC に
  - ▶ 正しい IP からの muons
  - ▶ fake muons by protonsを入れて、その出力を見る
- これを実際の新 SL からの出力と比較

- Test pulse

- ▶ TrigT1TGC の SLB 出力を取ってきて、bit stream を変換し、実際のシステムに突っ込む
  - いきなりの動作は結構難しいので、こまかい検証用に継続



# TrigT1TGC

---

- New SL Logic

- TrigT1TGC-00-02-71

- ▶ worked on rel 17.2 (e.g. AtlasProduction-17.2.4.7)

- data12 physics\_Muons stream の BS をつつこんで、  
TrigT1TGC 経由で NTUP\_L1TGC が作れた。

- MC input の場合、RDO 側の EI/FI signal がどうなっているか  
要検証

- jobOption for the inner coincidence

- import TrigT1TGC.TrigT1TGCCConfig

- ▶ e.g. ) myLVL1ConfigSvcConfig.py

- jobproperties.TrigT1TGC.USEINNER.set\_Value\_and\_Lock(True)