

現状報告

2012 / 8 / 17

京都ATLAS meeting

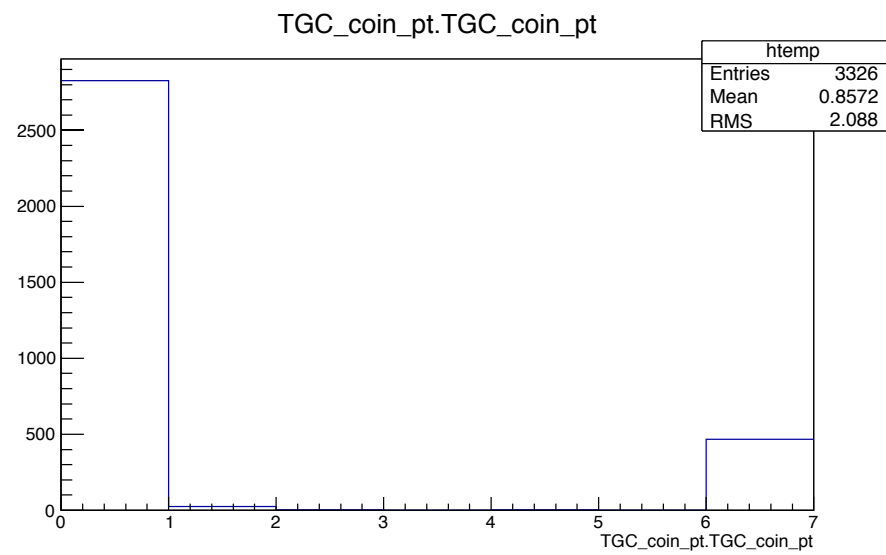
田代 拓也

TS 準備

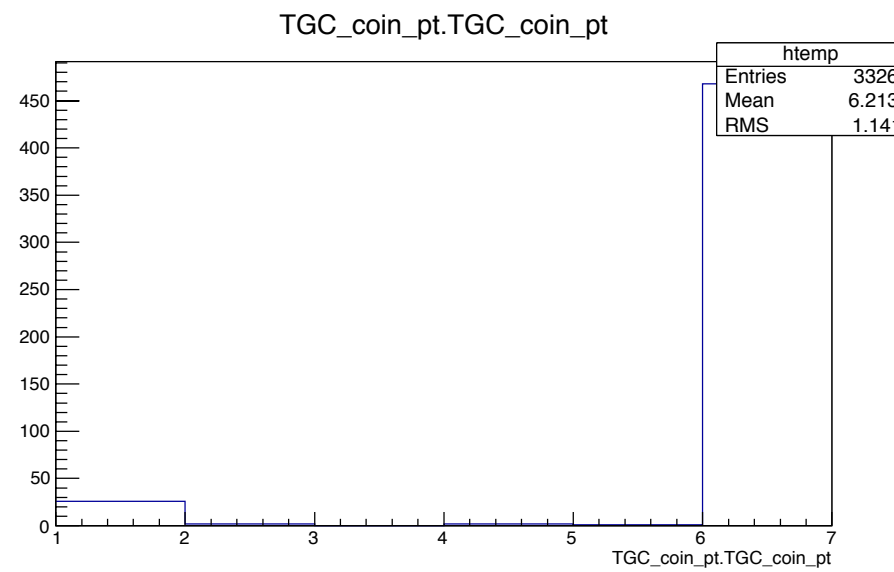
- phase-0 firmwareを実装したbit file作成完了
 - EndCap : 96 trigger sector Forward : 48 trigger sector
 - CW version K (svn上最新版 2012/1/31作成)
 - 早川さんのscript使用
 - https://twiki.cern.ch/twiki/pub/Main/TgcDocument/sl_tool_manual.pdf
 - 動作確認はまだ
- register 初期値変更
 - PT5 , PT6でのみEI/FI 要求
 - $\eta > 1.3$ のROIでのみEI/FI 要求
- oks file
 - 週末~来週に着手します

TrigTITGC

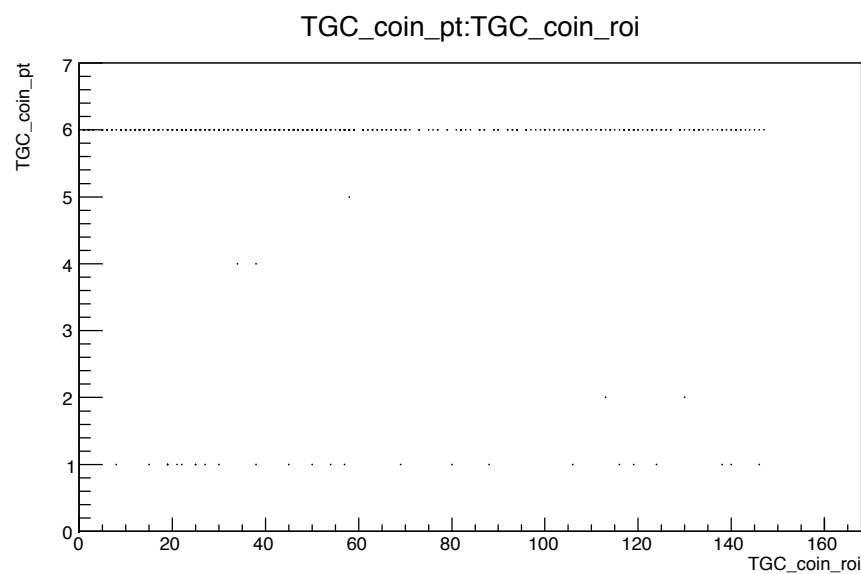
- single μ 1000個作成 (iceppでLSF使用 Ntuple作成まで約2h)
- $pT = 40$ GeV



TGCの出力pT



TGCの出力pT (pT1~pT6)



出力PT とROIとの相関