

7/25 KUNIGO

Takuto KUNIGO
25 / 07 / 2013
v 0.01

SL 再テスト

- 7/23

- ✦ 蔵重さんと一緒にテスト。Logic Analyzerを用いてチェックしようとしたが、何故か使えない。原因不明。
- ✦ 前の設定ではTTCはRandomにL1A信号を出していた。でも、SLBからのLIM Outを受けて出すように設定すべき。
- ✦ SLB ASICの読み出しFIFOのdepth設定の準備。

- 7/24

- ✦ SLBからのNIM Outをオシロ・スケーラーでチェックすると、Triggerが出るようなeventが2つ以上連続していないとNIM Outが出ないことが分かった。何か同期出来ていなくてズレてる？
- ✦ しかし、検証中にSLBが正しく動作しなくなる。(FPGAのレジスタが読めない)
- ✦ 蔵重さん・佐々木さんに相談するが解決せず。今に至る。

merger for TILE

TILEカロリリーメーターのためのEI/FI merger Moduleの打ち合わせをしました。 with 佐々木さん 石野さん

- 1つのModuleに対して

- (1) Input Fiber × 5 / Output Fiber × 9 つまり3つのSLボードをカバーする
- (2) PROMとか(FPGAの)JTAGとか、付けても使わないものは最初から付けない
- (3) 乗せるのは基本的にFPGAとCPLD1個ずつ。

- 救仁郷がやること

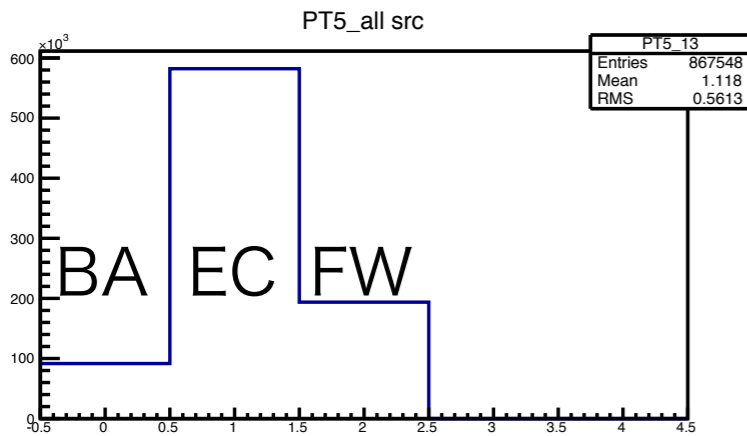
- (1) 必要になるレジスタリストをFPGA, CPLDそれぞれに作る。
- (2) その間にOrCAD(とかISEとか?)必要になるものを用意してもらう。
- (3) 頑張って回路図から描いてみる。(ただし他のModuleから色々真似る)

step01

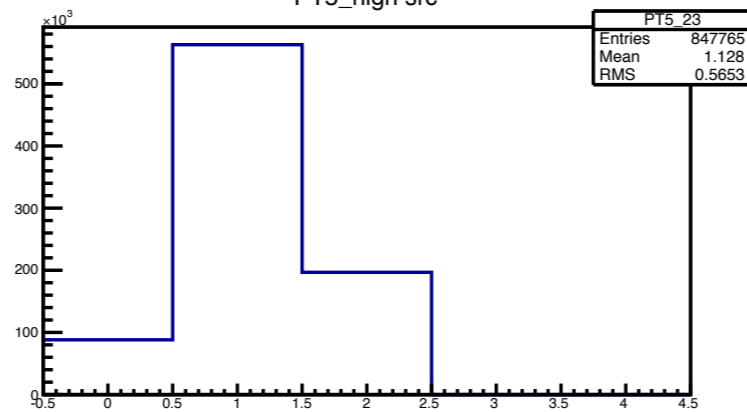
- skimした条件
 1. L1_MU15がある
 2. L1 triggerとstacoでdRを計算。 $dR \leq 0.1$
 3. triggerのeta $-1.3 \leq \eta \leq -1.0$ or $1.0 \leq \eta \leq 1.3$
- この条件でチェック。石野さんの出した結果と一致するか？

PT5

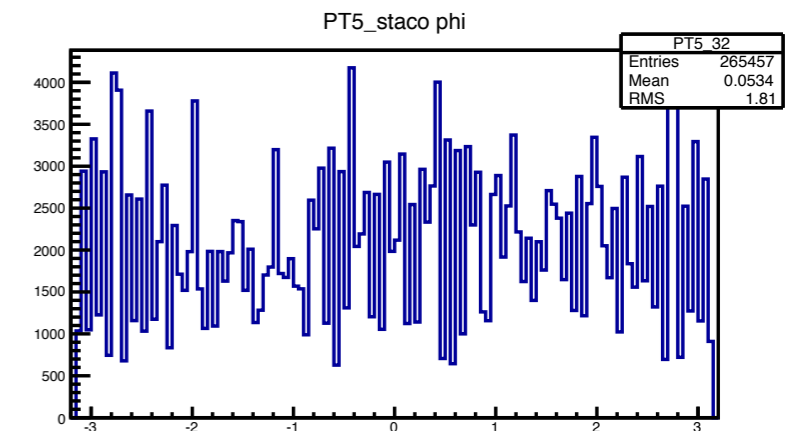
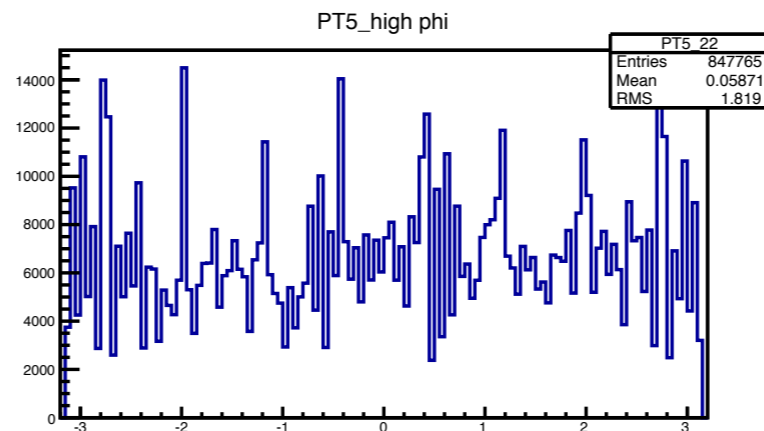
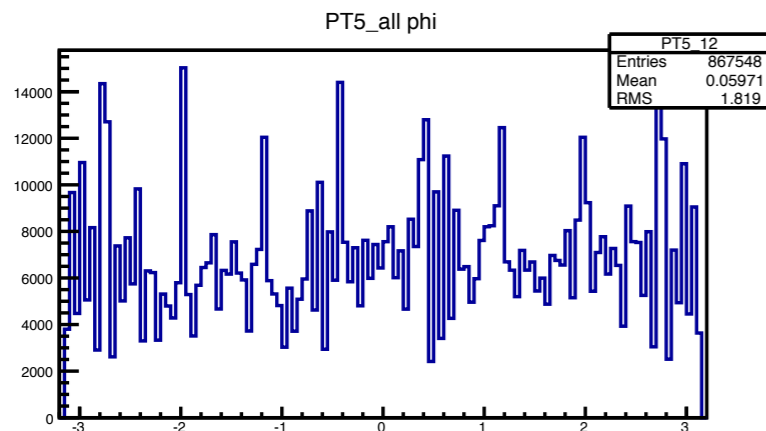
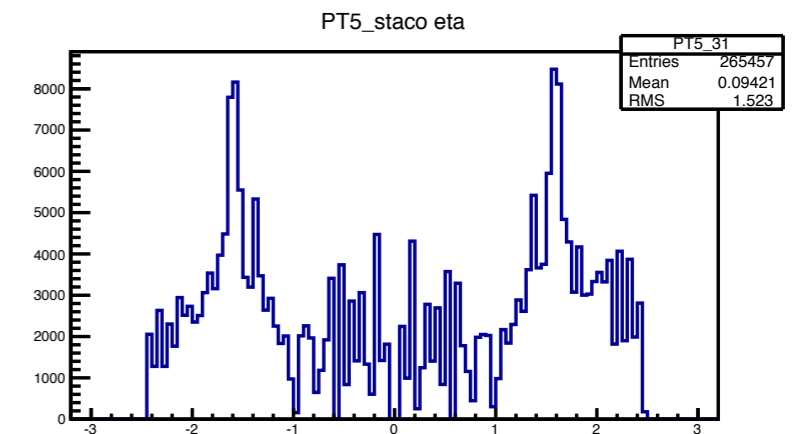
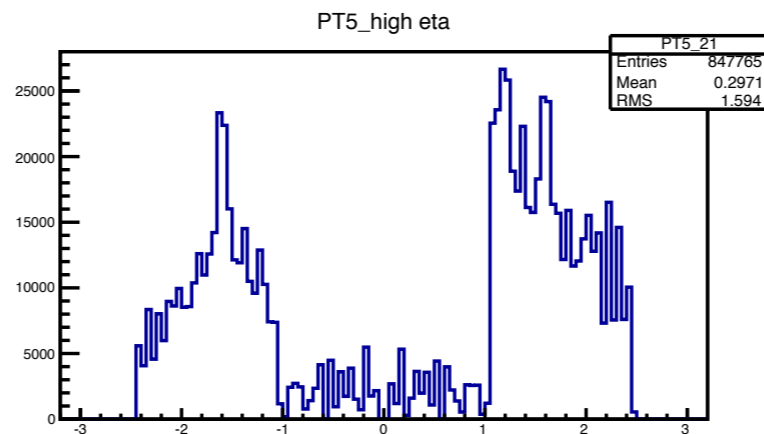
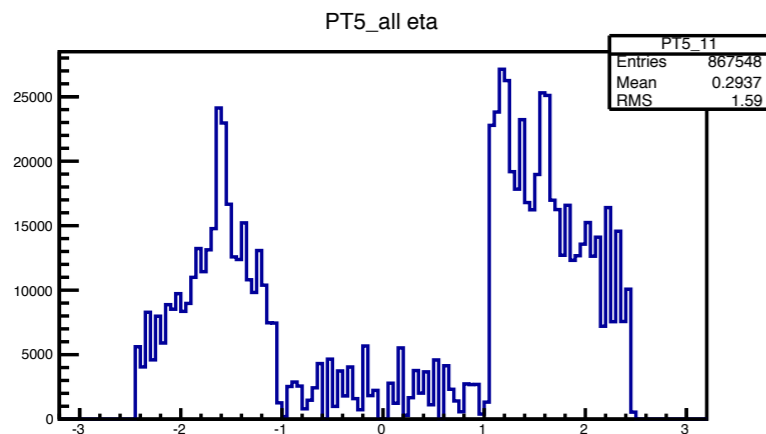
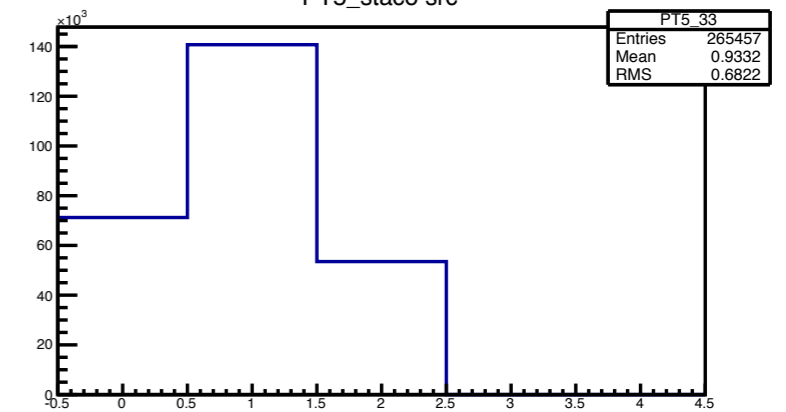
all trigger



1 trigger/ event
PTが同じならFW>EC>BA



stacoから計算した
dR < 0.1



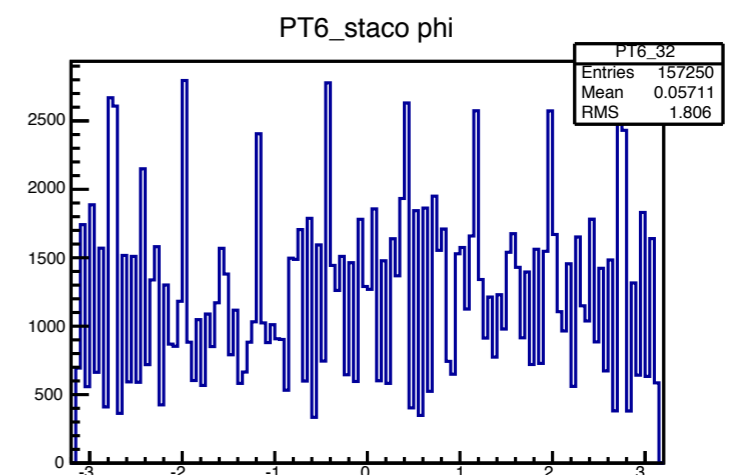
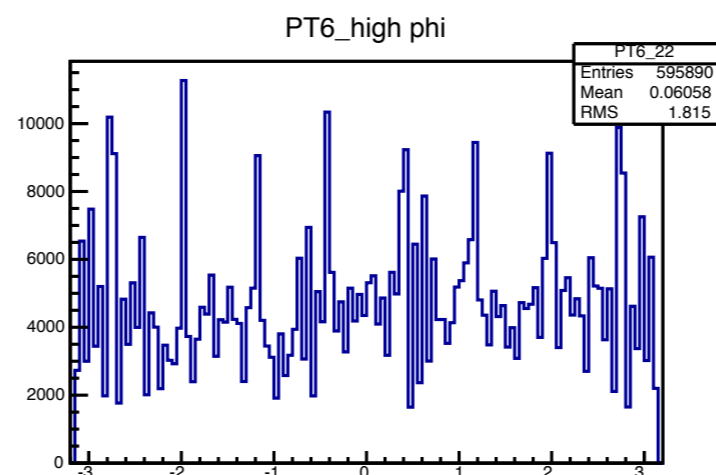
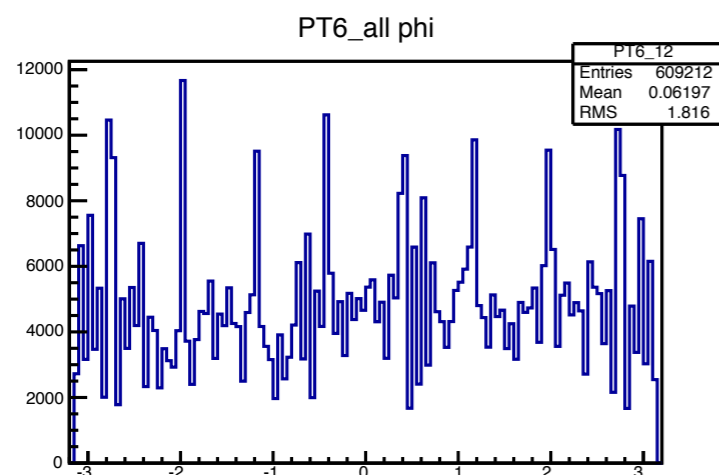
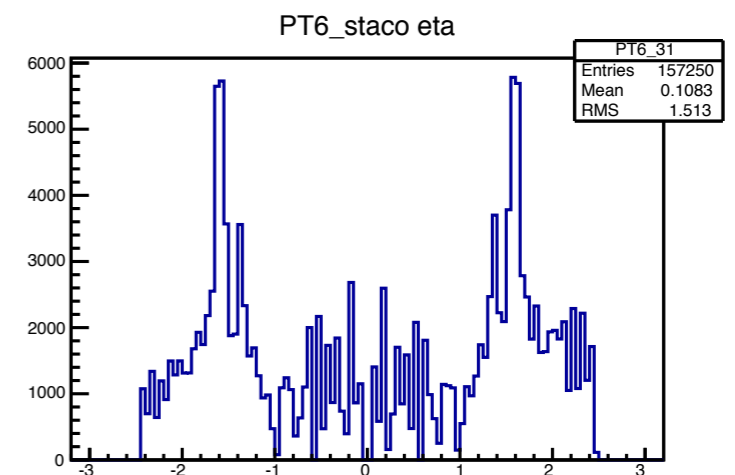
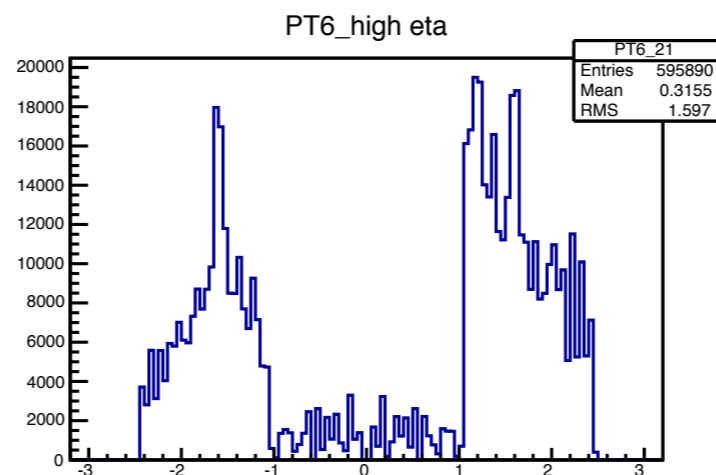
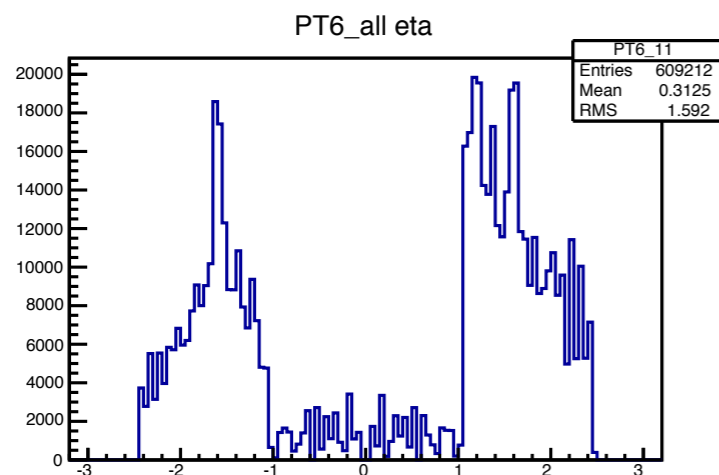
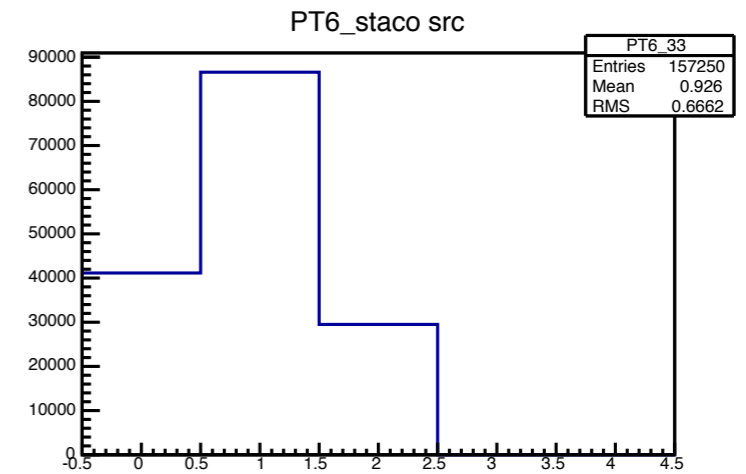
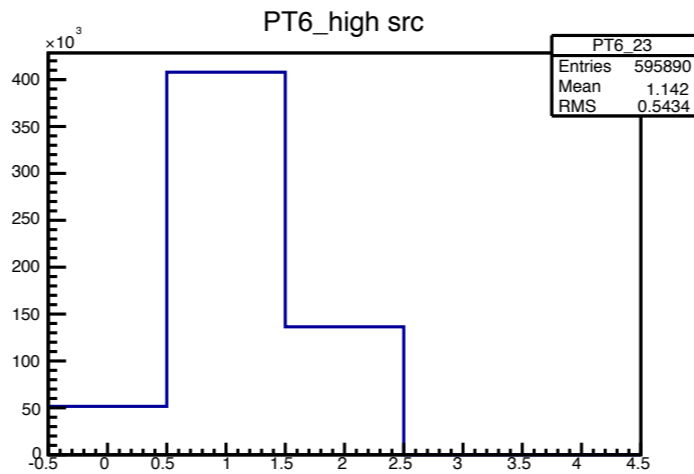
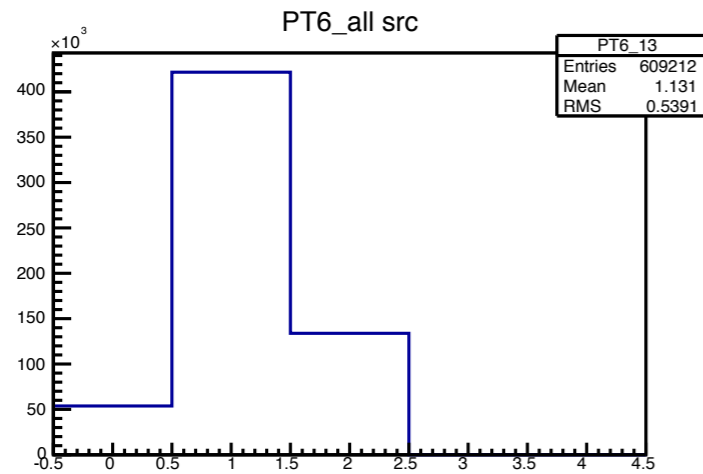
867548

847765

265457

5

PT6



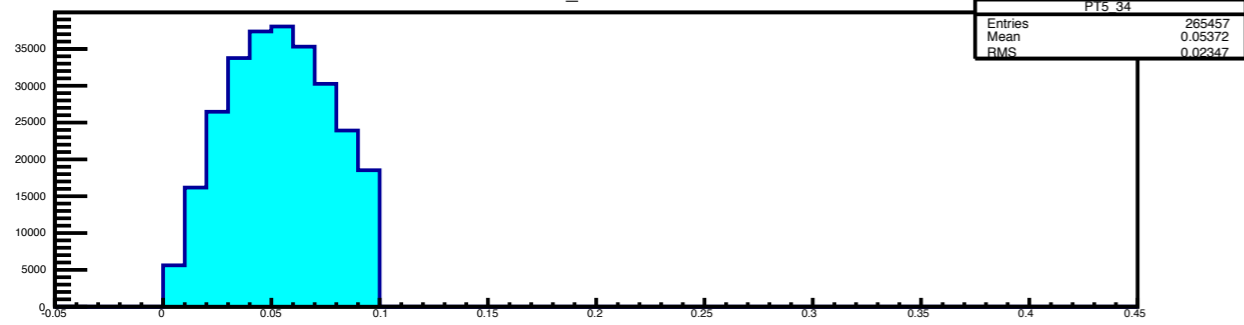
609212

595890 σ

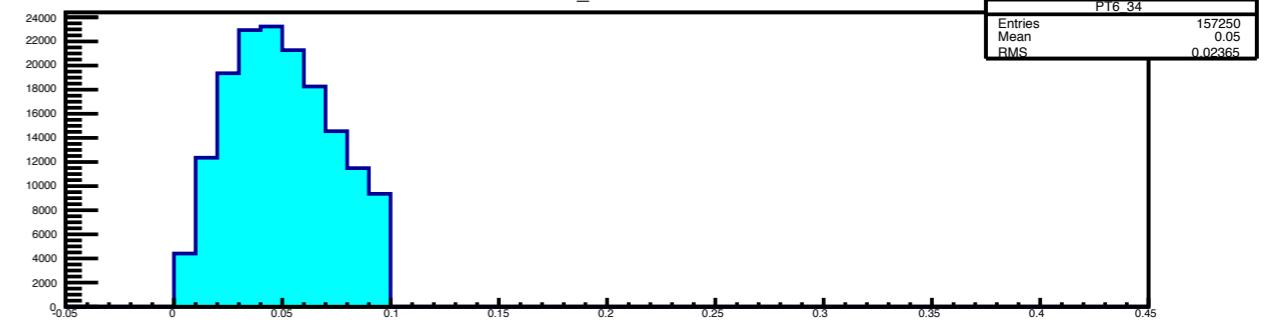
157250

重ね書き

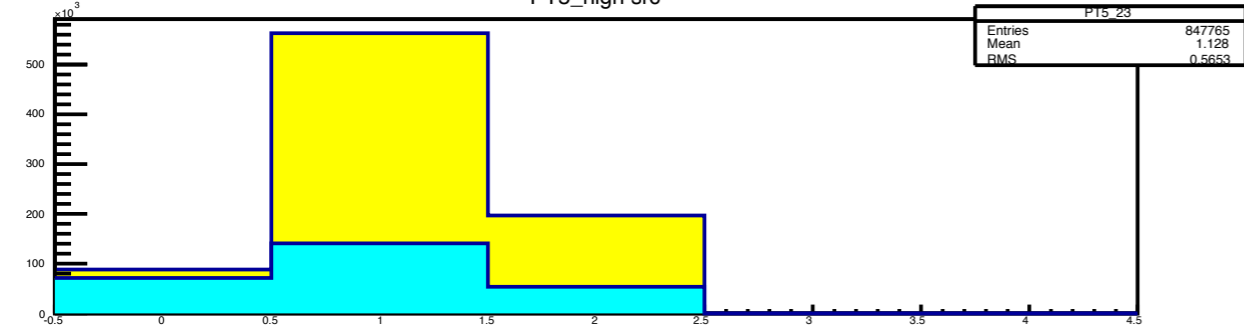
PT5_staco dR



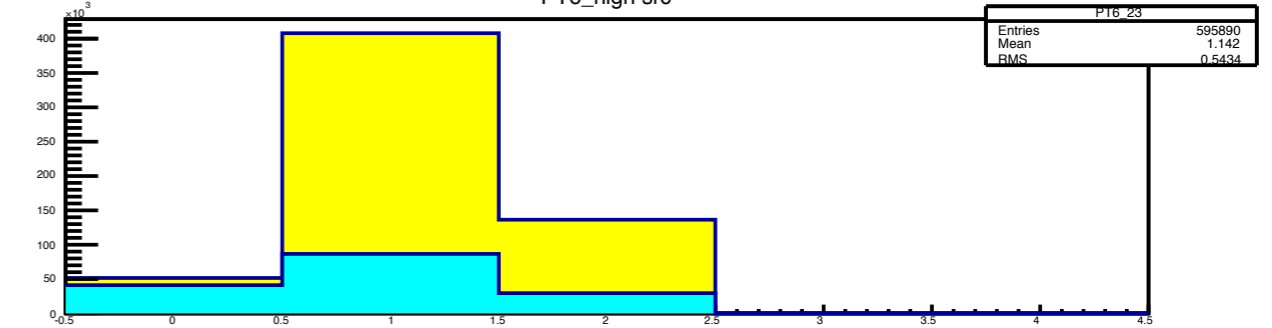
PT6_staco dR



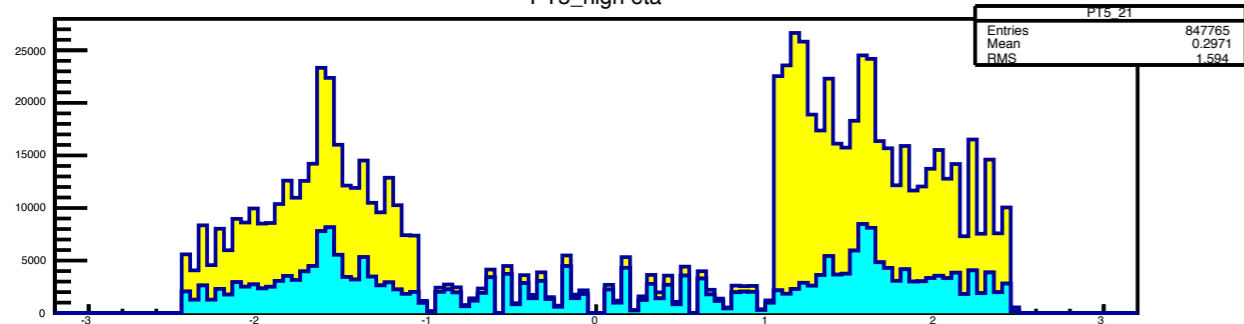
PT5_high src



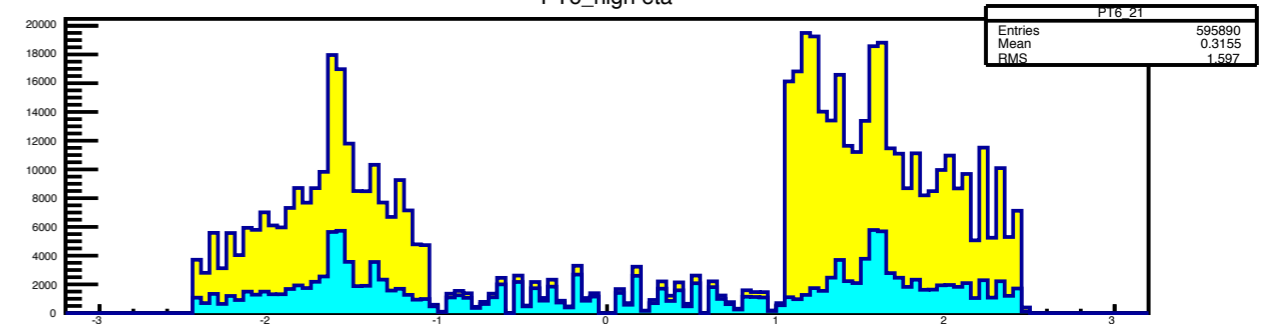
PT6_high src



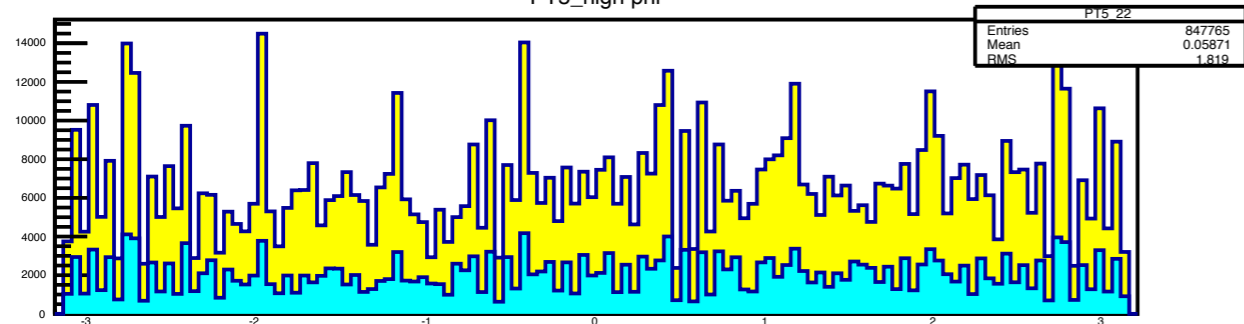
PT5_high eta



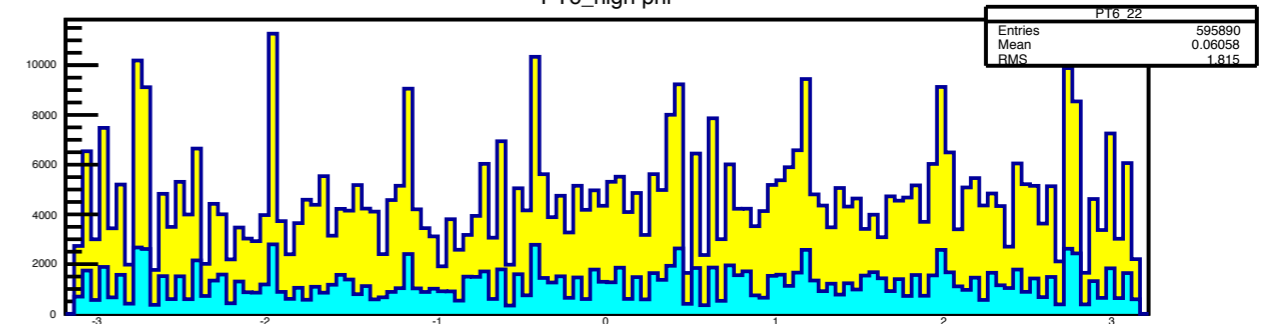
PT6_high eta



PT5_high phi



PT6_high phi



数字のまとめ

一致しています

	all Rol		1fill/event		w STACO (dR<0.1)	
PT5	867548		847765		265457	
	RPC	TGC	RPC	TGC	RPC	TGC
	91596	775952	88138	759627	71224	194233
PT6	609212		595890		157250	
	RPC	TGC	RPC	TGC	RPC	TGC
	53748	555464	51591	544299	41145	116105

step02, 03, 04

- step02の途中です。
- step02, 04は今までやってなかったことなので手間取っている。先にstep03を試してみしておく。
- その上でstep02, 04をやって再チェックする

backup

